



ANALOG IC LAYOUT INŽENÝR



STMicroelectronics je předním světovým výrobcem polovodičových součástek sloužících zákazníkům v celém spektru aplikací. Jako lídr na trhu spolupracujeme s našimi zákazníky na nadčasových inovativních řešeních.

Pražská pobočka má 170 zaměstnanců a zabývá se především návrhem integrovaných obvodů a aplikační podporou velkých zákazníků.

Náplň práce

- realizace fyzických návrhů analogových integrovaných obvodů (operační zesilovač, DC-DC, LDO, band-gap, oscilátory...)
- kontrola návrhu pomocí CAD softwarů (Calibre-DRC, Calibre-LVS)
- spolupráce s lokálními i mezinárodními týmy podílejícími se na vývoji integrovaných obvodů
- možnost podílení se na zlepšení současné metodologie návrhu IO
- získávání zkušeností v oblasti fyzického návrhu integrovaných obvodů (layout)
- práce s nejnovějšími technologickými procesy a nejmodernějšími softwarovými nástroji



Profil

- uchazeč se zájmem o vývoj nových integrovaných obvodů
- vzdělání v oboru elektro (min. Bc. nebo 5 let v elektro oboru)
- základní znalost teorie elektrických obvodů
- základní znalost programování je výhodou
- zkušenosti s návrhem desek plošných spojů (PCB) výhodou
- dobré mezilidské, týmové a komunikační dovednosti
- znalost anglického jazyka na komunikativní úrovni

NAPIŠTE NÁM

Pro více informací a v případě zájmu kontaktujte Janu Fischerovou:

✉ jana.fischerova@st.com
☎ +420 222 336 288

🌐 <https://stcareers.talent-soft.com>
📍 Praha - Florenc

